



(12) 发明专利申请

(10) 申请公布号 CN 111984407 A

(43) 申请公布日 2020. 11. 24

(21) 申请号 202010790530.6

(22) 申请日 2020.08.07

(71) 申请人 苏州浪潮智能科技有限公司

地址 215100 江苏省苏州市吴中区吴中经济开发区郭巷街道官浦路1号9幢

(72) 发明人 吴丙涛

(74) 专利代理机构 济南舜源专利事务所有限公
司 37205

代理人 张营磊

(51) Int.Cl.

G06F 9/50 (2006.01)

G06F 9/54 (2006.01)

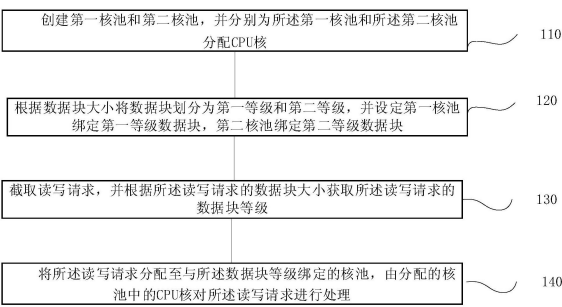
权利要求书2页 说明书7页 附图2页

(54) 发明名称

一种数据块读写性能优化方法、系统、终端及存储介质

(57) 摘要

本发明提供一种数据块读写性能优化方法、系统、终端及存储介质,包括:创建第一核池和第二核池,并分别为所述第一核池和所述第二核池分配CPU核;根据数据块大小将数据块划分为第一等级和第二等级,并设定第一核池绑定第一等级数据块,第二核池绑定第二等级数据块;截取读写请求,并根据所述读写请求的数据块大小获取所述读写请求的数据块等级;将所述读写请求分配至与所述数据块等级绑定的核池,由分配的核池中的CPU核对所述读写请求进行处理。本发明针对用户多数据类型的场景,依据不同数据块流量调整CPU核分配,能够大大提升前端业务效率,提升存储设备整体性能。



1. 一种数据块读写性能优化方法,其特征在于,包括:

创建第一核池和第二核池,并分别为所述第一核池和所述第二核池分配CPU核;

根据数据块大小将数据块划分为第一等级和第二等级,并设定第一核池绑定第一等级数据块,第二核池绑定第二等级数据块;

截取读写请求,并根据所述读写请求的数据块大小获取所述读写请求的数据块等级;

将所述读写请求分配至与所述数据块等级绑定的核池,由分配的核池中的CPU核对所
述读写请求进行处理。

2. 根据权利要求1所述的方法,其特征在于,所述将读写请求分配至与所述数据块等级绑定的核池,包括:

预先创建所述第一核池的第一任务队列,并创建所述第二核池的第二任务队列;

若所述读写请求的数据块为第一等级,则将所述读写请求分配至第一核池的第一任务队列中;

若所述读写请求的数据块为第二等级,则将所述读写请求分配至第二核池的第二任务队列中。

3. 根据权利要求2所述的方法,其特征在于,所述方法还包括:

采集所述第一任务队列和所述第二任务队列中的读写请求的目标地址;

将同一队列内的目标地址相邻的读写请求合并。

4. 根据权利要求2所述的方法,其特征在于,所述方法还包括:

设定对所述第一任务队列和第二任务队列的监控周期;

根据所述监控周期定期采集所述第一任务队列和第二任务队列的平均数据块大小、平均CPU核利用率和请求平均响应时间;

将第一任务队列的平均数据块大小与第二任务队列的平均数据块大小之商作为比例系数;

分别计算第一任务队列和第二任务队列的平均CPU核利用率标准差,并将第一任务队列的平均CPU核利用率标准差与第二任务队列的平均CPU核利用率标准差的商作为CPU核利用率标准差偏离系数;

分别计算第一任务队列和第二任务队列的请求平均响应时间标准差,并将第一任务队列的请求平均响应时间标准差与第二任务队列的请求平均响应时间标准差的商作为响应时间标准差偏离系统;

根据所述比例系数、CPU核利用率标准差偏离系数和响应时间标准差偏离系统计算偏离度,并根据所述偏离度调整所述第一核池和第二核池的CPU核数量。

5. 一种数据块读写性能优化系统,其特征在于,包括:

核池创建单元,配置用于创建第一核池和第二核池,并分别为所述第一核池和所述第二核池分配CPU核;

数据绑定单元,配置用于根据数据块大小将数据块划分为第一等级和第二等级,并设定第一核池绑定第一等级数据块,第二核池绑定第二等级数据块;

请求截留单元,配置用于截取读写请求,并根据所述读写请求的数据块大小获取所述读写请求的数据块等级;

请求分配单元,配置用于将所述读写请求分配至与所述数据块等级绑定的核池,由分

配的核池中的CPU核对所述读写请求进行处理。

6. 根据权利要求5所述的系统,其特征在于,所述请求分配单元包括:

队列创建模块,配置用于预先创建所述第一核池的第一任务队列,并创建所述第二核池的第二任务队列;

第一分配模块,配置用于若所述读写请求的数据块为第一等级,则将所述读写请求分配至第一核池的第一任务队列中;

第二分配模块,配置用于若所述读写请求的数据块为第二等级,则将所述读写请求分配至第二核池的第二任务队列中。

7. 根据权利要求6所述的系统,其特征在于,所述系统还包括:

地址读取单元,配置用于采集所述第一任务队列和所述第二任务队列中的读写请求的目标地址;

请求合并单元,配置用于将同一队列内的目标地址相邻的读写请求合并。

8. 根据权利要求6所述的系统,其特征在于,所述系统还包括:

周期设定单元,配置用于设定对所述第一任务队列和第二任务队列的监控周期;

数据采集单元,配置用于根据所述监控周期定期采集所述第一任务队列和第二任务队列的平均数据块大小、平均CPU核利用率和请求平均响应时间;

第一计算单元,配置用于将第一任务队列的平均数据块大小与第二任务队列的平均数据块大小之商作为比例系数;

第二计算单元,配置用于分别计算第一任务队列和第二任务队列的平均CPU核利用率标准差,并将第一任务队列的平均CPU核利用率标准差与第二任务队列的平均CPU核利用率标准差的商作为CPU核利用率标准差偏离系数;

第三计算单元,配置用于分别计算第一任务队列和第二任务队列的请求平均响应时间标准差,并将第一任务队列的请求平均响应时间标准差与第二任务队列的请求平均响应时间标准差的商作为响应时间标准差偏离系统;

资源均衡单元,配置用于根据所述比例系数、CPU核利用率标准差偏离系数和响应时间标准差偏离系统计算偏离度,并根据所述偏离度调整所述第一核池和第二核池的CPU核数量。

9. 一种终端,其特征在于,包括:

处理器;

用于存储处理器的执行指令的存储器;

其中,所述处理器被配置为执行权利要求1-4任一项所述的方法。

10. 一种存储有计算机程序的计算机可读存储介质,其特征在于,该程序被处理器执行时实现如权利要求1-4中任一项所述的方法。

一种数据块读写性能优化方法、系统、终端及存储介质

技术领域

[0001] 本发明属于数据存储技术领域,具体涉及一种数据块读写性能优化方法、系统、终端及存储介质。

背景技术

[0002] 随着互联网技术的发展,用户场景的多样化增多,数据量增大,数据请求的并发数越来越大,数据类型不同等因素对存储产品的性能要求越来越严格。

[0003] 为了应对大量复杂数据业务的需求,只能通过使用性能更好的硬件规格,如处理能力更强的CPU、读写性能更好的SSD、NVMe硬盘等,或者在软件处调优,即提高队列深度、调整缓存策略等。

[0004] 但是提高硬件规格会带来成本的提升,单一的提高队列深度,同样无法避免多线程并发下,有的线程一直无法获取IO,导致IO饿死;调整缓存策略会带来性能的提升,但该策略只对存在大量热点数据的场景有显著效果。

发明内容

[0005] 针对现有技术的上述不足,本发明提供一种数据块读写性能优化方法、系统、终端及存储介质,以解决上述技术问题。

[0006] 第一方面,本发明提供一种数据块读写性能优化方法,包括:

[0007] 创建第一核池和第二核池,并分别为所述第一核池和所述第二核池分配CPU核;

[0008] 根据数据块大小将数据块划分为第一等级和第二等级,并设定第一核池绑定第一等级数据块,第二核池绑定第二等级数据块;

[0009] 截取读写请求,并根据所述读写请求的数据块大小获取所述读写请求的数据块等级;

[0010] 将所述读写请求分配至与所述数据块等级绑定的核池,由分配的核池中的CPU核对所述读写请求进行处理。

[0011] 进一步的,所述将读写请求分配至与所述数据块等级绑定的核池,包括:

[0012] 预先创建所述第一核池的第一任务队列,并创建所述第二核池的第二任务队列;

[0013] 若所述读写请求的数据块为第一等级,则将所述读写请求分配至第一核池的第一任务队列中;

[0014] 若所述读写请求的数据块为第二等级,则将所述读写请求分配至第二核池的第二任务队列中。

[0015] 进一步的,所述方法还包括:

[0016] 采集所述第一任务队列和所述第二任务队列中的读写请求的目标地址;

[0017] 将同一队列内的目标地址相邻的读写请求合并。

[0018] 进一步的,所述方法还包括:

[0019] 设定对所述第一任务队列和第二任务队列的监控周期;

[0020] 根据所述监控周期定期采集所述第一任务队列和第二任务队列的平均数据块大小、平均CPU核利用率和请求平均响应时间；

[0021] 将第一任务队列的平均数据块大小与第二任务队列的平均数据块大小之商作为比例系数；

[0022] 分别计算第一任务队列和第二任务队列的平均CPU核利用率标准差，并将第一任务队列的平均CPU核利用率标准差与第二任务队列的平均CPU核利用率标准差的商作为CPU核利用率标准差偏离系数；

[0023] 分别计算第一任务队列和第二任务队列的请求平均响应时间标准差，并将第一任务队列的请求平均响应时间标准差与第二任务队列的请求平均响应时间标准差的商作为响应时间标准差偏离系统；

[0024] 根据所述比例系数、CPU核利用率标准差偏离系数和响应时间标准差偏离系统计算偏离度，并根据所述偏离度调整所述第一核池和第二核池的CPU核数量。

[0025] 第二方面，本发明提供一种数据块读写性能优化系统，包括：

[0026] 核池创建单元，配置用于创建第一核池和第二核池，并分别为所述第一核池和所述第二核池分配CPU核；

[0027] 数据绑定单元，配置用于根据数据块大小将数据块划分为第一等级和第二等级，并设定第一核池绑定第一等级数据块，第二核池绑定第二等级数据块；

[0028] 请求截留单元，配置用于截取读写请求，并根据所述读写请求的数据块大小获取所述读写请求的数据块等级；

[0029] 请求分配单元，配置用于将所述读写请求分配至与所述数据块等级绑定的核池，由分配的核池中的CPU核对所述读写请求进行处理。

[0030] 进一步的，所述请求分配单元包括：

[0031] 队列创建模块，配置用于预先创建所述第一核池的第一任务队列，并创建所述第二核池的第二任务队列；

[0032] 第一分配模块，配置用于若所述读写请求的数据块为第一等级，则将所述读写请求分配至第一核池的第一任务队列中；

[0033] 第二分配模块，配置用于若所述读写请求的数据块为第二等级，则将所述读写请求分配至第二核池的第二任务队列中。

[0034] 进一步的，所述系统还包括：

[0035] 地址读取单元，配置用于采集所述第一任务队列和所述第二任务队列中的读写请求的目标地址；

[0036] 请求合并单元，配置用于将同一队列内的目标地址相邻的读写请求合并。

[0037] 进一步的，所述系统还包括：

[0038] 周期设定单元，配置用于设定对所述第一任务队列和第二任务队列的监控周期；

[0039] 数据采集单元，配置用于根据所述监控周期定期采集所述第一任务队列和第二任务队列的平均数据块大小、平均CPU核利用率和请求平均响应时间；

[0040] 第一计算单元，配置用于将第一任务队列的平均数据块大小与第二任务队列的平均数据块大小之商作为比例系数；

[0041] 第二计算单元，配置用于分别计算第一任务队列和第二任务队列的平均CPU核利

用率标准差,并将第一任务队列的平均CPU核利用率标准差与第二任务队列的平均CPU核利用率标准差的商作为CPU核利用率标准差偏离系数;

[0042] 第三计算单元,配置用于分别计算第一任务队列和第二任务队列的请求平均响应时间标准差,并将第一任务队列的请求平均响应时间标准差与第二任务队列的请求平均响应时间标准差的商作为响应时间标准差偏离系统;

[0043] 资源均衡单元,配置用于根据所述比例系数、CPU核利用率标准差偏离系数和响应时间标准差偏离系统计算偏离度,并根据所述偏离度调整所述第一核池和第二核池的CPU核数量。

[0044] 第三方面,提供一种终端,包括:

[0045] 处理器、存储器,其中,

[0046] 该存储器用于存储计算机程序,

[0047] 该处理器用于从存储器中调用并运行该计算机程序,使得终端执行上述的终端的方法。

[0048] 第四方面,提供了一种计算机存储介质,所述计算机可读存储介质中存储有指令,当其在计算机上运行时,使得计算机执行上述各方面所述的方法。

[0049] 本发明的有益效果在于,

[0050] 本发明提供的数据块读写性能优化方法、系统、终端及存储介质,在应对用户多数数据类型的场景时,通过将不同的数据块依照大小进行分类,同时将CPU核按不同类的数据块进行隔离绑定,并IO数据流加入不同的队列中,达到更有效的利用CPU核,避免部分IO线程长期占用CPU导致有写线程IO饿死,提升整体系统性能效果。本发明针对用户多数数据类型的场景,依据不同数据块流量调整CPU核分配,能够大大提升前端业务效率,提升存储设备整体性能。

[0051] 此外,本发明设计原理可靠,结构简单,具有非常广泛的应用前景。

附图说明

[0052] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,对于本领域普通技术人员而言,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0053] 图1是本发明一个实施例的方法的示意性流程图。

[0054] 图2是本发明一个实施例的系统的示意性框图。

[0055] 图3为本发明实施例提供的一种终端的结构示意图。

具体实施方式

[0056] 为了使本技术领域的人员更好地理解本发明中的技术方案,下面将结合本发明实施例中的附图,对本发明实施例中的技术方案进行清楚、完整地描述,显然,所描述的实施例仅仅是本发明一部分实施例,而不是全部的实施例。基于本发明中的实施例,本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例,都应当属于本发明保护的范围。

[0057] 下面对本发明中出现的术语进行解释。

- [0058] 英文缩写:DB、CPU、Core、Queue Depth
- [0059] 英文全称:Data Block、Central Processing Unit、Core、Queue Depth
- [0060] 中文全称:数据块、中央处理器、CPU核数、队列深度
- [0061] 图1是本发明一个实施例的方法的示意性流程图。其中,图1执行主体可以为一种数据块读写性能优化系统。
- [0062] 如图1所示,该方法100包括:
- [0063] 步骤110,创建第一核池和第二核池,并分别为所述第一核池和所述第二核池分配CPU核;
- [0064] 步骤120,根据数据块大小将数据块划分为第一等级和第二等级,并设定第一核池绑定第一等级数据块,第二核池绑定第二等级数据块;
- [0065] 步骤130,截取读写请求,并根据所述读写请求的数据块大小获取所述读写请求的数据块等级;
- [0066] 步骤140,将所述读写请求分配至与所述数据块等级绑定的核池,由分配的核池中的CPU核对所述读写请求进行处理。
- [0067] 具体的,所述数据块读写性能优化方法包括:
- [0068] S1、创建第一核池和第二核池。
- [0069] 将CPU核按照3:3:4的比例(默认值,可以根据实际场景调整),创建3个核池,CorePool1,CorePool2,CorePool3,池与池内的CPU核做好隔离。其中,CorePool2为第一核池,CorePool3为第二核池,CorePool1为除第一核池和第二核池以外的CPU核组成的核池。
- [0070] CorePool1主要负责:a.平常非IO流请求处理如计算请求处理等;b.截取前端IO请求,按照不同的数据块大小投入到不同队列深度栈中;c.监控队列中的IO请求,根据LBA地址将相邻的IO请求合并,减少硬盘寻址次数;d.根据CorePool2与CorePool3中CPU核利用率与IO负载,动态调整CorePool2与CorePool3中CPU核比例,达到提高CPU利用率目的。
- [0071] CorePool2负责处理小数据块的IO请求。
- [0072] CorePool3负责处理大数据块的IO请求。
- [0073] S2、为CorePool2和CorePool3创建任务队列。
- [0074] 创建2个队列深度,depth1深度默认值512用于处理小数据块;depth2深度默认256用于处理大数据块,CorePool2与depth1进行绑定保证CorePool2中的核只处理depth1中的IO请求,CorePool3与depth2进行绑定保证CorePool3中的核只处理depth1中的IO请求。
- [0075] S3、分配读写请求。
- [0076] CorePool1按照默认值数据块大小64k为标准,将截留的IO请求,小于64k的IO请求放入depth1中,大于64k的IO请求放入depth2中。
- [0077] S4、对CorePool2和CorePool3的CPU核数量进行均衡。
- [0078] 周期计算depth1与depth2中IO请求数据块平均大小db1、db2,得出两个平均数据块的比例系数 $A=db2/db1$ 取整,周期计算CorePool2与CorePool3中CPU核平均利用率CoreRatio1、CoreRatio2,以及IO平均响应时间IOResponse1、IOResponse2。根据标准差公式
- [0079] $\sigma = \sqrt{((x_1 - \bar{x})^2 + (x_2 - \bar{x})^2 + \dots + (x_n - \bar{x})^2) / n}$ 计算核平均利用率与IO平均响应时间标准差值CoreStandard1、CoreStandard2、IOResponseStandard1、

IOResponseStandard2,根据标准差计算偏离系数 $Core = CoreStandard2 / CoreStandard1$,
 $Response = IOResponseStandard2 / IOResponseStandard1$ 。

[0080] 根据上述的比例系数A、Core、Response计算偏离度,具体技术方法为:当Core-A大于0,偏移度加1,反之减1,当Response-A大于0偏移度减1,反之加1。当偏离度到达10时,从CorePool2调CPU核到CorePool3,同时将偏离度置0;当偏离度到达-10时,从CorePool3调CPU核到CorePool2,同时将偏离度置0。

[0081] 如图2所示,该系统200包括:

[0082] 核池创建单元210,配置用于创建第一核池和第二核池,并分别为所述第一核池和所述第二核池分配CPU核;

[0083] 数据绑定单元220,配置用于根据数据块大小将数据块划分为第一等级和第二等级,并设定第一核池绑定第一等级数据块,第二核池绑定第二等级数据块;

[0084] 请求截留单元230,配置用于截取读写请求,并根据所述读写请求的数据块大小获取所述读写请求的数据块等级;

[0085] 请求分配单元240,配置用于将所述读写请求分配至与所述数据块等级绑定的核池,由分配的核池中的CPU核对所述读写请求进行处理。

[0086] 可选地,作为本发明一个实施例,所述请求分配单元包括:

[0087] 队列创建模块,配置用于预先创建所述第一核池的第一任务队列,并创建所述第二核池的第二任务队列;

[0088] 第一分配模块,配置用于若所述读写请求的数据块为第一等级,则将所述读写请求分配至第一核池的第一任务队列中;

[0089] 第二分配模块,配置用于若所述读写请求的数据块为第二等级,则将所述读写请求分配至第二核池的第二任务队列中。

[0090] 可选地,作为本发明一个实施例,所述系统还包括:

[0091] 地址读取单元,配置用于采集所述第一任务队列和所述第二任务队列中的读写请求的目标地址;

[0092] 请求合并单元,配置用于将同一队列内的目标地址相邻的读写请求合并。

[0093] 可选地,作为本发明一个实施例,所述系统还包括:

[0094] 周期设定单元,配置用于设定对所述第一任务队列和第二任务队列的监控周期;

[0095] 数据采集单元,配置用于根据所述监控周期定期采集所述第一任务队列和第二任务队列的平均数据块大小、平均CPU核利用率和请求平均响应时间;

[0096] 第一计算单元,配置用于将第一任务队列的平均数据块大小与第二任务队列的平均数据块大小之商作为比例系数;

[0097] 第二计算单元,配置用于分别计算第一任务队列和第二任务队列的平均CPU核利用率标准差,并将第一任务队列的平均CPU核利用率标准差与第二任务队列的平均CPU核利用率标准差的商作为CPU核利用率标准差偏离系数;

[0098] 第三计算单元,配置用于分别计算第一任务队列和第二任务队列的请求平均响应时间标准差,并将第一任务队列的请求平均响应时间标准差与第二任务队列的请求平均响应时间标准差的商作为响应时间标准差偏离系统;

[0099] 资源均衡单元,配置用于根据所述比例系数、CPU核利用率标准差偏离系数和响应

时间标准差偏离系统计算偏离度,并根据所述偏离度调整所述第一核池和第二核池的CPU核数量。

[0100] 图3为本发明实施例提供的一种终端300的结构示意图,该终端300可以用于执行本发明实施例提供的数据块读写性能优化方法。

[0101] 其中,该终端300可以包括:处理器310、存储器320及通信单元330。这些组件通过一条或多条总线进行通信,本领域技术人员可以理解,图中示出的服务器的结构并不构成对本发明的限定,它既可以是总线形结构,也可以是星型结构,还可以包括比图示更多或更少的部件,或者组合某些部件,或者不同的部件布置。

[0102] 其中,该存储器320可以用于存储处理器310的执行指令,存储器320可以由任何类型的易失性或非易失性存储终端或者它们的组合实现,如静态随机存取存储器(SRAM),电可擦除可编程只读存储器(EEPROM),可擦除可编程只读存储器(EPROM),可编程只读存储器(PROM),只读存储器(ROM),磁存储器,快闪存储器,磁盘或光盘。当存储器320中的执行指令由处理器310执行时,使得终端300能够执行以下上述方法实施例中的部分或全部步骤。

[0103] 处理器310为存储终端的控制中心,利用各种接口和线路连接整个电子终端的各个部分,通过运行或执行存储在存储器320内的软件程序和/或模块,以及调用存储在存储器内的数据,以执行电子终端的各种功能和/或处理数据。所述处理器可以由集成电路(Integrated Circuit,简称IC)组成,例如可以由单颗封装的IC所组成,也可以由连接多颗相同功能或不同功能的封装IC而组成。举例来说,处理器310可以仅包括中央处理器(Central Processing Unit,简称CPU)。在本发明实施方式中,CPU可以是单运算核心,也可以包括多运算核心。

[0104] 通信单元330,用于建立通信信道,从而使所述存储终端可以与其它终端进行通信。接收其他终端发送的用户数据或者向其他终端发送用户数据。

[0105] 本发明还提供一种计算机存储介质,其中,该计算机存储介质可存储有程序,该程序执行时可包括本发明提供的各实施例中的部分或全部步骤。所述的存储介质可为磁碟、光盘、只读存储记忆体(英文:read-only memory,简称:ROM)或随机存储记忆体(英文:random access memory,简称:RAM)等。

[0106] 因此,本发明在应对用户多数据类型的场景时,通过将不同的数据块依照大小进行分类,同时将CPU核按不同类的数据块进行隔离绑定,并IO数据流加入不同的队列中,达到更有效的利用CPU核,避免部分IO线程长期占用CPU导致有写线程IO饿死,提升整体系统性能效果。本发明针对用户多数据类型的场景,依据不同数据块流量调整CPU核分配,能够大大提升前端业务效率,提升存储设备整体性能,本实施例所能达到的技术效果可以参见上文中的描述,此处不再赘述。

[0107] 本领域的技术人员可以清楚地了解到本发明实施例中的技术可借助软件加必需的通用硬件平台的方式来实现。基于这样的理解,本发明实施例中的技术方案本质上或者说对现有技术做出贡献的部分可以以软件产品的形式体现出来,该计算机软件产品存储在一个存储介质中如U盘、移动硬盘、只读存储器(ROM,Read-Only Memory)、随机存取存储器(RAM,Random Access Memory)、磁碟或者光盘等各种可以存储程序代码的介质,包括若干指令用以使得一台计算机终端(可以是个人计算机,服务器,或者第二终端、网络终端等)执行本发明各个实施例所述方法的全部或部分步骤。

[0108] 本说明书中各个实施例之间相同相似的部分互相参见即可。尤其,对于终端实施例而言,由于其基本相似于方法实施例,所以描述的比较简单,相关之处参见方法实施例中的说明即可。

[0109] 在本发明所提供的几个实施例中,应该理解到,所揭露的系统和方法,可以通过其它的方式实现。例如,以上所描述的系统实施例仅仅是示意性的,例如,所述单元的划分,仅仅为一种逻辑功能划分,实际实现时可以有另外的划分方式,例如多个单元或组件可以结合或者可以集成到另一个系统,或一些特征可以忽略,或不执行。另一点,所显示或讨论的相互之间的耦合或直接耦合或通信连接可以是通过一些接口,系统或单元的间接耦合或通信连接,可以是电性,机械或其它的形式。

[0110] 所述作为分离部件说明的单元可以是或者也可以不是物理上分开的,作为单元显示的部件可以是或者也可以不是物理单元,即可以位于一个地方,或者也可以分布到多个网络单元上。可以根据实际的需要选择其中的部分或者全部单元来实现本实施例方案的目的。

[0111] 另外,在本发明各个实施例中的各功能单元可以集成在一个处理单元中,也可以是各个单元单独物理存在,也可以两个或两个以上单元集成在一个单元中。

[0112] 尽管通过参考附图并结合优选实施例的方式对本发明进行了详细描述,但本发明并不限于此。在不脱离本发明的精神和实质的前提下,本领域普通技术人员可以对本发明的实施例进行各种等效的修改或替换,而这些修改或替换都应在本发明的涵盖范围内/任何熟悉本技术领域的技术人员在本发明揭露的技术范围内,可轻易想到变化或替换,都应涵盖在本发明的保护范围之内。因此,本发明的保护范围应所述以权利要求的保护范围为准。



图1

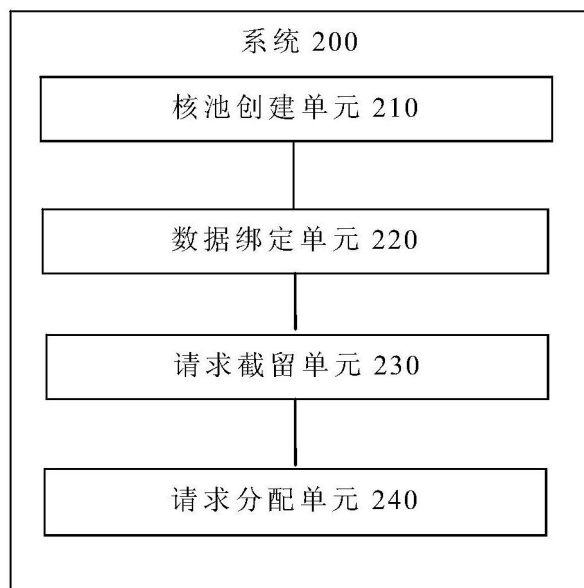


图2

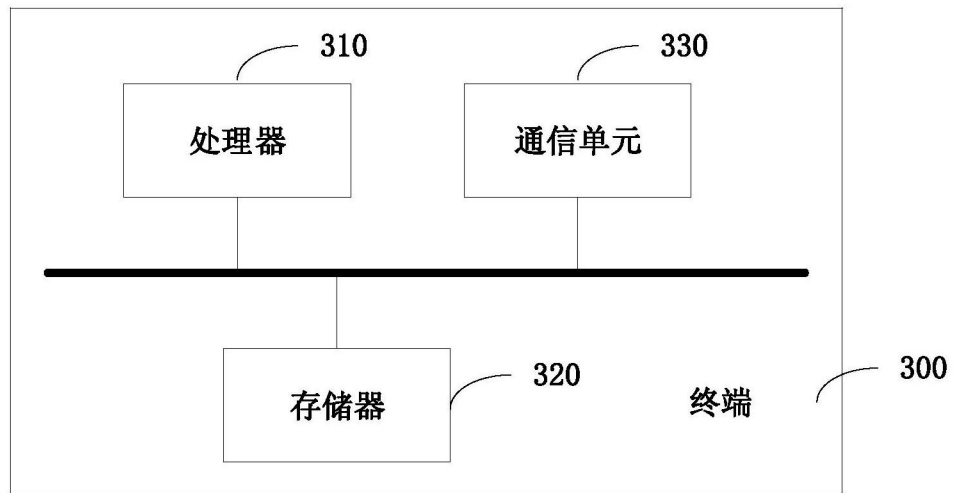


图3